# Zad. 1 Badanie układu kodera (5 pkt)

|  |
| --- |
| Rys. 1 Tabela prawdy układu kodera    *(wstaw obraz tabeli prawdy dla projektowanego układu)* |
| Rys. 2 Równania wyjścia dla kodera    *(wstaw obraz równań wyjścia dla projektowanego układu)* |
| Rys. 3 Schemat układu kodera    *(wstaw obraz/screenshot schematu kodera z aplikacji Multisim)* |
| Rys. 4 Przebiegi czasowe układu kodera    *(wstaw obraz/screenshot z aplikacji Multisim przedstawiający* ***PEŁNE*** *przebiegi czasowe układu kodera)* |
| Rys. 5 Tabela prawdy układu dekodera    *(wstaw obraz tabeli prawdy dla projektowanego układu)* |
| Rys. 6 Równania wyjścia dla dekodera  x0 =  x1 =  x2 =  x3 =  x4 =  x5 =  x6 =  x7 =  x8 =  x9 =  *(wstaw obraz równań wyjścia dla projektowanego układu)* |
| Rys. 7 Schemat układu dekodera  *(wstaw obraz/screenshot schematu dekodera z aplikacji Multisim)* |
| Rys. 8 Przebiegi czasowe układu dekodera  *(wstaw obraz/screenshot z aplikacji Multisim przedstawiający* ***PEŁNE*** *przebiegi czasowe układu dekodera)* |